

PAT-NO: JP02000298282A
DOCUMENT-IDENTIFIER: JP 2000298282 A
TITLE: LIQUID CRYSTAL DISPLAY DEVICE
PUBN-DATE: October 24, 2000

INVENTOR-INFORMATION:

NAME	COUNTRY
YANAGAWA, KAZUHIKO	N/A
ASHIZAWA, KEIICHIRO	N/A
ISHII, MASAHIRO	N/A
HIKIBA, MASAYUKI	N/A

ASSIGNEE-INFORMATION:

NAME	COUNTRY
HITACHI LTD	N/A

APPL-NO: JP11106382

APPL-DATE: April 14, 1999

INT-CL (IPC): G02F001/1339, G02F001/1335, G02F001/1337,
G02F001/1343 , G02F001/1368

ABSTRACT:

PROBLEM TO BE SOLVED: To improve display quality of a liquid crystal display device, having a spacer interposed between transparent substrates facing each other via a liquid crystal.

SOLUTION: In the pixel region of substrates holding a liquid crystal between them, a first electrode is formed on one substrate, and a second electrode is formed on the other substrate. This pixel region is

equipped with a spacer 10,
formed on one of the substrates and covered with one of the
electrodes. In
this liquid crystal display device having the structure,
the direction of
electric field generated between the electrode formed on
the side faces of the
spacer and the other electrode is different from the
direction of the electric
field generated between the electrode in other part and the
other electrode,
and a so-called 'multi-domain effect' can be obtd. in this
part.

COPYRIGHT: (C)2000,JPO

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 許出願公開番号

特開2000-298282

(P2000-298282A)

(43) 公開日 平成12年10月24日 (2000.10.24)

(51) Int.Cl. ⁷	識別記号	F I	テマコード(参考)
G 02 F	1/1339	5 0 0	2 H 0 8 9
	1/1335	5 0 0	2 H 0 9 0
	1/1337		2 H 0 9 1
	1/1343		2 H 0 9 2
	1/1368		

審査請求 未請求 請求項の数30 OL (全20頁)

(21) 出願番号 特願平11-106382

(71) 出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(22) 出願日 平成11年4月14日 (1999.4.14)

(72) 発明者 柳川 和彦

千葉県茂原市早野3300番地 株式会社日立
製作所ディスプレイグループ内

(72) 発明者 芦沢 啓一郎

千葉県茂原市早野3300番地 株式会社日立
製作所ディスプレイグループ内

(74) 代理人 100083552

弁理士 秋田 収喜

最終頁に続く

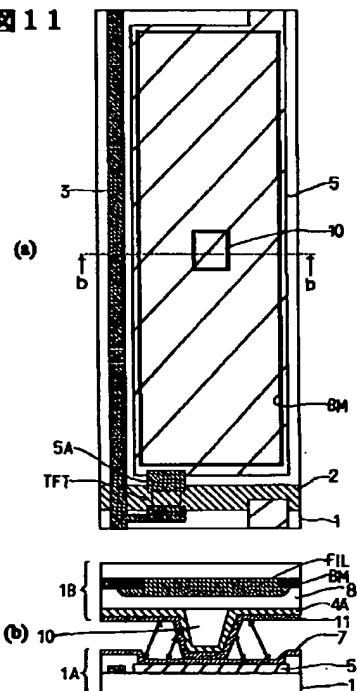
(54) 【発明の名称】 液晶表示装置

(57) 【要約】 (修正有)

【課題】 液晶を介して互いに対向配置される透明基板の間に介在されるスペーサーを備える液晶表示装置の表示の品質の向上を図る。

【解決手段】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、前記画素領域内でいずれかの基板に形成され、かつ前記いずれかの電極によって被われるスペーサー10を備える。このように構成された液晶表示装置は、そのスペーサーの側面に形成された電極と他の電極との間に発生する電界の方向が他の部分の前記電極と他の電極との間に発生する電界の方向と異なって構成され、この部分においていわゆるマルチドメインの効果を奏させることができるようになる。

図11



【特許請求の範囲】

【請求項1】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、

前記画素領域内でいずれかの基板に形成され、かつ前記いずれかの電極によって被われるスペーサを備えることを特徴とする液晶表示装置。

【請求項2】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、

前記各電極のうち一方の電極が他方の電極に対して角度を有するように形成される部分を有し、この部分がいずれかの基板側に形成された突起体の側面部であることを特徴とする液晶表示装置。

【請求項3】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、

前記画素領域内でいずれかの基板側に形成されたスペーサの側面に前記電極のうちいずれかの電極が形成され、かつ、前記スペーサの側面に形成された電極と他の電極との間に発生する電界の方向が他の部分の前記電極と他の電極との間に発生する電界の方向と異なっていることを特徴とする液晶表示装置。

【請求項4】 液晶を介在する各基板の画素領域にてその一方の基板側に第1電極が他方の側に第2電極が形成され、

前記画素領域内で他方の基板側に形成された突起体の側面に前記第2電極が形成され、かつ、前記突起体の側面に形成された第2電極に対する第1電極の角度が90°以下となっていることを特徴とする液晶表示装置。

【請求項5】 液晶を介在する各基板の一方の側に第1電極が他方の側に第2電極が形成され、いずれかの基板に形成され、かつ前記電極のうち一方の電極によって被われるスペーサを備えるとともに、他方の電極は前記スペーサと対向する部分を回避して形成されていることを特徴とする液晶表示装置。

【請求項6】 他方の電極はスペーサと対向する部分に開口あるいは切れ目が設けられていることを特徴とする請求項5に記載の液晶表示装置。

【請求項7】 一方の基板の液晶側の面に形成された第1電極と、他方の基板の液晶側の面に形成された第2電極と、

いずれかの基板側に形成された突起体と、この突起体が形成された基板側の電極と接続されて該突起体の頂部に形成された導電層と、を備え、

前記突起体が形成された基板と異なる他の基板側の電極が前記突起体の頂部に重畳されることなく形成されていることを特徴とする液晶表示装置。

【請求項8】 液晶を介在する各基板の一方の側に第1

50 置。

電極が他方の側に第2電極が形成され、

いずれかの基板に形成されたスペーサと、このスペーサが形成された基板側の電極と接続されて該スペーサの頂部に形成された第1導電層と、を備え、

前記スペーサが形成された基板と異なる他の基板側の前記スペーサの頂部に重畳される部分は該他の基板側の電極と接続された第2導電層が存在していないことを特徴とする液晶表示装置。

【請求項9】 画素領域内にいずれかの基板側に形成された突起体と、この突起体の側面の部分で他の画素領域内の部分と異なる方向の電界を発生せしめる手段とを備え、

前記突起体は画素領域のほぼ中心を通るとともに該領域の長手方向に沿って延在された部分を備えることを特徴とする液晶表示装置。

【請求項10】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、

前記画素領域内でいずれかの基板に形成されたスペーサの側面に前記電極のうちいずれかの電極が形成され、かつ、前記スペーサの側面に形成された電極に対する他の電極の角度が他の部分の前記電極に対する他の電極の角度と異なっているとともに、

前記スペーサは、画素領域の長手方向に沿って延在された部分と短手方向に沿って延在された部分とを備えることを特徴とする液晶表示装置。

【請求項11】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、

前記画素領域内でいずれかの基板に形成され、かつ前記いずれかの電極によって被われる突起体を備え、該突起体は該画素領域を一方向に2分割する各領域において対称な形状となっていることを特徴とする液晶表示装置。

【請求項12】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、

前記画素領域内でいずれかの基板に形成され、かつ前記いずれかの電極によって被われるスペーサと、

40 いずれかの基板側に形成され前記スペーサの側面からの光を遮る遮光膜とを備えることを特徴とする液晶表示装置。

【請求項13】 遮光膜はブラックマトリックスが形成されている基板側に形成され、かつ該ブラックマトリックスと同一の材料からなることを特徴とする請求項12に記載の液晶表示装置。

【請求項14】 遮光膜はスペーサに重畳されて形成されるとともに、該スペーサの周辺にまで及んで形成されていることを特徴とする請求項12に記載の液晶表示装置。

【請求項15】 液晶を介在する各基板の画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、

前記画素領域内でいずれかの基板に形成され、かつ前記いずれかの電極によって被われる突起体と、各基板のうち一方の基板側に形成された第1遮光膜と他方の基板側に形成された第2遮光膜とを備え、第1遮光膜と第2遮光膜は前記突起体の側面からの光を遮るように形成されていることを特徴とする液晶表示装置。

【請求項16】 第1遮光膜と第2遮光膜は、その一方がブラックマトリックスが形成されている基板側に形成されかつ該ブラックマトリックスと同一の材料からなるとともに、他方が金属膜からなることを特徴とする請求項15に記載の液晶表示装置。

【請求項17】 第1電極は画素電極及び共通電極のうちいずれか一方の電極であり、第2電極は他方の電極であることを特徴とする請求項1、2、3、4、5、7、8、10、11、12、15に記載の液晶表示装置。

【請求項18】 前記液晶は負の異方性誘電率を有することを特徴とする請求項1、2、3、4、5、7、8、10、11、12、15に記載の液晶表示装置。

【請求項19】 前記スペーサはそれが形成される基板側において面積が大きくなっていることを特徴とする請求項1、3、5、6、8、10、12、14に記載の液晶表示装置。

【請求項20】 前記突起体は末広がり形状となっていることを特徴とする請求項2、4、7、9、11、15に記載の液晶表示装置。

【請求項21】 前記スペーサは画素領域にて複数形成されていることを特徴とする請求項1、3、5、6、8、10、12、14に記載の液晶表示装置。

【請求項22】 前記突起体は画素領域にて1あるいは2以上形成されていることを特徴とする請求項2、4、7、9、11、15に記載の液晶表示装置。

【請求項23】 前記スペーサは画素領域の周辺を除く中央部に形成されていることを特徴とする請求項1、3、5、6、8、10、12、14に記載の液晶表示装置。

【請求項24】 前記突起体はその一部が画素領域の中央に位置づけられるように形成されていることを請求項2、4、7、9、11、15に記載の液晶表示装置。

【請求項25】 スペーサは光硬化性樹脂から構成されていることを特徴とする請求項1、3、5、6、8、10、12、14に記載の液晶表示装置。

【請求項26】 突起体は樹脂膜をフォトリソグラフィ技術のみで形成されることを特徴とする請求項2、4、7、9、11、15に記載の液晶表示装置。

【請求項27】 互いに隣接された同数の画素に対して一つのスペーサあるいは突起体が配置されていることを

10

特徴とする請求項1ないし12、14、15に記載の液晶表示装置。

【請求項28】 画素の集合である表示部に均一性なくスペーサあるいは突起体が配置されていることを特徴とする請求項1ないし12、14、15に記載の液晶表示装置。

【請求項29】 スペーサあるいは突起体を被って形成される一方の基板側の配向膜と他方の基板側の配向膜との間に接着剤が介在されていることを特徴とする請求項1ないし12、14、15に記載の液晶表示装置。

【請求項30】 一方の基板側に形成されたスペーサあるいは突起体に対して他方の基板側に前記スペーサあるいは突起体を嵌合させる凹陷部が形成されていることを特徴とする請求項1ないし12、14、15に記載の液晶表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は液晶表示装置に係り、特に、液晶を介して互いに対向配置される透明基板の間に介在されるスペーサを備える液晶表示装置に関する。

【0002】

【従来の技術】 液晶を介して互いに対向配置される透明基板の間にスペーサを介在させることによって、液晶の層厚を一定とすることができる、表示むらの発生を防止することができる。このスペーサとしては、例えばビーズ状のものがあり、一方の基板の液晶側の面に該スペーサを散在させた状態で他方の基板を対向配置させるようになっている。しかし、このビーズ状のスペーサは、凹凸がある基板面に散在させることから、あるスペーサは凹部に他のスペーサは凸部に位置づけられてしまい、他方の基板を対向配置させても、それらの基板のギャップは所定どおりにならない場合がある。これに対して、他のスペーサとして、一方の基板の液晶側の面に予め該基板の所定の個所に固定させて形成したものがある。この場合、凹凸がある基板面のうち例えば凹部に該スペーサを形成することによって、他方の基板を対向配置させた際に、それらの基板のギャップは所定どおりに設定できるようになる。

【0003】

【発明が解決しようとする課題】 しかし、後者のスペーサは、上述した長所を有するとともに、その配置等を考慮していくことによって、より表示の品質の向上を見出すことができる。本発明は、このような事情に基づいてなされたもので、その目的は、表示の品質の向上を図った液晶表示装置を提供することにある。

【0004】

【課題を解決するための手段】 本願において開示される発明のうち、代表的なものの概要を簡単に説明すれば、以下通りである。すなわち、液晶を介在する各基板の

50

画素領域にてその一方の側に第1電極が他方の側に第2電極が形成され、前記画素領域内でいずれかの基板に形成され、かつ前記いずれかの電極によって被われるスペーサを備えることを特徴とするものである。このように構成された液晶表示装置は、そのスペーサの側面に形成された電極と他の電極との間に発生する電界の方向が他の部分の前記電極と他の電極との間に発生する電界の方向と異なって構成され、この部分においていわゆるマルチドメインの効果を奏せることができるようになる。すなわち、液晶表示面の主視角方向に対して視点を斜めに傾けると輝度の逆転現象を引き起こすという視角依存性による不都合を解消できることになる。

【0005】

【発明の実施の形態】以下、本発明による液晶表示装置の実施例を図面を用いて説明する。

〔実施例1〕図1は、本発明による液晶表示装置の一実施例を示す構成図である。同図(a)は、いわゆる横電界方式と称される液晶表示装置の各画素のうちの一つの画素を示す平面図で、同図(b)は同図(a)のb-b線における断面図を示す。各画素はマトリックス状に配置されて表示部を構成している。このため、図1に示す画素の構成はその左右及び上下に隣接する画素の構成と同様となっている。まず、液晶を介して対向配置される透明基板のうち、一方の透明基板1の液晶側の面において図中x方向に延在する走査信号線(ゲート線)2が例えばクロム層によって形成されている。このゲート線2は、図中に示すように、例えば画素領域の下側に形成され、実質的に画素として機能する領域をできるだけ大きくとるようになっている。そして、このゲート線2は表示部外からゲート信号が供給されるようになっており、後述の薄膜トランジスタTFTを駆動させるようになっている。また、画素領域のほぼ中央には図中x方向に延在する対向電圧信号線4が例えばゲート線2と同じ材料によって形成されている。対向電圧信号線4には対向電極4Aが一体的に形成され、この対向電極4Aは例えば対向電圧信号線4に対してその上下方向(±y方向)に沿って例えば3本延在されて形成されている。この対向電極4Aは、後述する画素電極5に供給される映像信号に対して基準となる信号が該対向電圧信号線4を介して供給されるようになっており、該画素電極5との間に前記映像信号に対応した強度の電界を発生せしめるようになっている。この電界は透明基板1面に対して平行な成分をもち、この成分からなる電界によって液晶の光透過率を制御するようになっている。この実施例で説明する液晶表示装置がいわゆる横電界方式と称される所以となっている。なお、対向電圧信号線4には表示部外から基準信号が供給されるようになっている。そして、このようにゲート線2及び対向電圧信号線4が形成された透明基板1面には、該ゲート線2及び対向電圧信号線4をも含んで例えばシリコン塗化膜からなる絶縁膜INSが形

10

20

30

40

50

成されている。この絶縁膜INSは、後述の薄膜トランジスタTFTの形成領域においてはそのゲート絶縁膜としての機能、後述の映像信号線(ドライン線)3の形成領域においてはゲート線2及び対向電圧信号線4に対する層間絶縁膜としての機能、後述の容量素子Caddの形成領域においてはその誘電体膜としての機能を有するようになっている。このような絶縁膜INSにおいて、ゲート線2と重疊して薄膜トランジスタTFTが形成され、その部分には例えばアモルファスSiからなる半導体層6が形成されている。そして、半導体層6の上面にドレイン電極3A及びソース電極5Aが形成されることによって、前記ゲート線2の一部をゲート電極とするいわゆる逆スタガ構造の薄膜トランジスタTFTが構成される。ここで、半導体層6上のドレイン電極3A及びソース電極5Aは、例えばドレイン線3の形成時に、画素電極5とともに同時に形成されるようになっている。すなわち、図中y方向に延在するドレイン線3が形成され、このドレイン線3に一体的に形成されるドレイン電極3Aが半導体層6上に形成されている。ここで、ドレイン線3は、図中に示すように、例えば画素領域の左側に形成され、実質的に画素として機能する領域をできるだけ大きくとるようになっている。また、ソース電極5Aは、ドレイン線3と同時に形成され、この際、画素電極5と一体的に形成されるようになっている。この画素電極5は、前述した対向電極4Aの間を走行するようにして図中y方向に延在するようにして形成されている。換言すれば、画素電極5の両端にはば等間隔に対向電極4Aが配置されるようになっており、該画素電極5と対向電極4Aとの間に電界を発生せしめるようになっている。そして、前記画素電極5において、その対向電圧信号線4に重疊する部分はその面積を大ならしめるように形成され、該対向電圧信号線4との間に容量素子Caddが形成されている。この場合の誘電体膜は前述した絶縁膜INSとなっている。この容量素子Caddは例えば画素電極5に供給される映像信号を比較的長く蓄積させるために形成されるようになっている。すなわち、ゲート線2から走査信号が供給されることによって薄膜トランジスタTFTがオンし、ドレイン線3からの映像信号がこの薄膜トランジスタTFTを介して画素電極5に供給される。その後、薄膜トランジスタTFTがオフした場合でも、画素電極5に供給された映像信号は該容量素子Caddによって蓄積されるようになっている。そして、このように形成された透明基板1の表面の全域には、例えばシリコン塗化膜からなる保護膜PASが形成され、例えば薄膜トランジスタTFTの液晶への直接の接触を回避できるようになっている。さらに、この保護膜PASの上面には、液晶の初期配向方向を決定づける配向膜7が形成されている。このようにして表面加工がなされた透明基板はいわゆるTFT基板1Aと称され、50 その配向膜7が形成された面に液晶を介在させていわゆ

るフィルタ基板1Bと称される透明基板を対向配置させることによって液晶表示パネルが完成されることになる。フィルタ基板1Bには、その液晶側の面に画素領域の輪郭を画するブラックマトリックス(その外輪郭を図1に示している)BM、このブラックマトリックスBMの開口部(画素領域の周辺を除く中央部に相当する)に形成されたカラーフィルタFIL、及び該ブラックマトリックスBM及びカラーフィルタFILをも被って平坦膜8が形成されている。そして、この平坦膜8の上面には前記容量素子Caddが形成された領域のほぼ中央部に重畠されるようにしてスペーサ10が形成されている。このスペーサ10は、平坦膜8の上面に塗布された例えば合成樹脂膜をフォトリソグラフィ技術(必要に応じて選択エッチングもなされる)によって形成された突起体からなり、液晶を介して配置されるTFT基板1A及びフィルタ基板1Bの間のギャップを該突起体の高さによって制御するようになっている。このスペーサ10を前記容量素子Caddに重畠するように配置させたのは、その下層に位置づけられる対向電圧信号線4の線幅が他の信号線よりも比較的大く形成され、後述の配向膜11の該スペーサ10に起因する配向乱れの部分を該対向電圧信号線4によって遮光することができるからである。また、他の理由としては、スペーサ10がブラックマトリックスBMによって囲まれた画素領域のほぼ中央に位置づけられ、該画素における液晶の層厚(各基板のギャップ)の制御がし易いからである。そして、このスペーサ10が形成されたフィルタ基板1Bには、該スペーサ10をも被って配向膜11が形成されている。ここで、この配向膜11は、例えば合成樹脂からなる膜の表面にラビング処理を施すことによって形成されるが、このラビング処理の際に該スペーサの周辺において配向乱れが発生することが否めない。しかし、この配向乱れは、上述したように、遮光機能を有する前記対向電圧信号線4によって充分な遮光が図れるという効果を奏する。なお、上述した実施例では、スペーサ10が容量素子Caddの形成された部分に重畠されて形成されたものであるが、必ずしもこの構成に限定されないことはいうまでもない。容量素子Caddが比較的小さく形成され、この領域を回避して対向電圧信号線4に重畠させて形成する場合もあるからである。また、この場合において、対向電圧信号線4に限定されることはなく、例えば他の信号線であって、画素領域を横切って形成される信号線にスペーサを重畠させるようにしてもよいことはもちろんである。さらに、上述した実施例では、スペーサ10をフィルタ基板1Bの側に形成したものであるが、他の実施例としてTFT基板1Aの側に形成してもよい

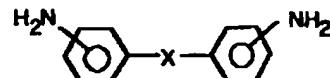
ことはいうまでもない。この場合、対向電圧信号線4にに対してスペーサを位置ずれなく形成できるという効果を奏するようになる。

【0006】〔実施例2〕ここで、上述した液晶表示装置における配向膜7、11は、その材料として合成樹脂膜を用い、その液晶を接触する面にラビング処理を施すことは上述した通りである。この場合のラビング処理の方向は、液晶の初期配向方向に一致づけて行われ、TFT基板1Aの側の配向膜7及びフィルタ基板1B側の配向膜11は、それぞれ同方向のラビング処理がなされている。換言すれば、各配向膜7、11の初期配向方向は平行となっている。この結果、前記スペーサ10が形成されている部分において、該スペーサ10の頂面に形成された配向膜11とフィルタ基板1Aの側に形成された配向膜7とが互いに接触し、その接触部における固着に要する力が増大していることが確認されている。ラビング処理前の合成樹脂膜は、例えば図2に示すように、その材料の主鎖はランダム状態となっているが、上述した方向にラビング処理をすることによって、図3に示すように、一方に向いて、各配向膜7、11どちらが分子間力によって固着されやすくなるからである。そして、実験の結果、配向膜の分子構造にベンゼン環を備えている場合には、上述した固着力がさらに強力になることが確かめられている。また、配向膜の材料として側鎖よりも主鎖を多くもつものを選択することによって上述した固着力がさらに強力になることも確かめられている。このような条件を備える配向膜の材料としては次に示したようなものが挙げられる。すなわち、2,2-ビス[4-(p-アミノフェノキシ)フェニルプロパン]とビロメリット酸二水物からなるポリイミド配向膜が選択される。その膜厚は50nmである。この他の配向膜材料としては、テトラカルボン酸二水物と共重合させるアミンとして、フェニレンジアミン、ジフェニレンジアミン、トリフェニレンジアミン、式

【0007】

【化1】

化1



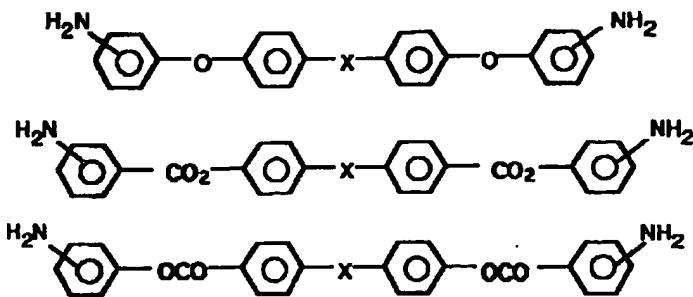
【0008】(式1中、Xは直接結合、-O-、-CH2-、-SO2-、-CO-、-CO2-、-CONH-を示す)で表される化合物、もしくは、例えば、下記一般式

【0009】

【化2】

9
化2

10

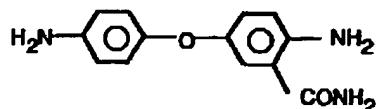


【0010】(式1中、Xは直接結合)で表される構造を持つ化合物、例えば、ビス(アミノフェノキシ)ジフェニル化合物等が用いられる。具体的には、p-フェニレンジアミン、m-フェニレンジアミン、4,4'-ジアミノターフェニル、4,4'-ジアミノジフェニルスルホン、3,3'-ジアミノジフェニルスルホン、4,4'-ジアミノジフェニルベンゾエート、4,4'-ジアミノジフェニルメタン、2,2'-(4,4'-ジアミノジフェニル)プロパン、4,4'-ビス(p-アミノフェノキシ)ジフェニルスルホン、4,4'-ビス(m-アミノフェノキシ)ジフェニルスルホン、4,4'-ビス(p-アミノフェノキシ)ジフェニルエーテル、4,4'-ビス(p-アミノフェノキシ)ジフェニルケトン、4,4'-ビス(p-アミノフェノキシ)ジフェニルメタン、2,2'-(4,4'-ビス(p-アミノフェノキシ)ジフェニル)プロパンまた、式

【0011】

【化3】

化3

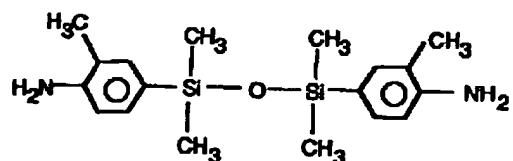
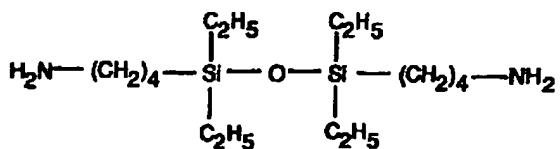
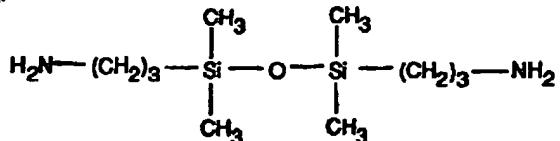


【0012】で表される4,4'-ジアミノ-3-カルバモイルジフェニルエーテル、また下記式のジアミノシロキサン化合物がある。

【0013】

【化4】

*化4



【0014】また、上記と共重合されることが可能なハ

30 ロゲン基を含まないジアミンとしては、例えば、4,4'-ジアミノジフェニルエーテル-3-カルボンアミド、3-3'ジアミノジフェニルスルホン、3-3'ジメチル-4-4'ジアミノジフェニルエーテル、1,6-ジアミノヘキサン、2-2'ビス[4-(4-アミノフェノキシ)ジフェニル]プロパン、2-2'ビス[4-(4-アミノフェノキシ)フェニル]メタン、2-2'ビス[4-(4-アミノフェノキシ)フェニル]フェニルスルホン、2-2'ビス[4-(4-アミノフェノキシ)フェニル]ケトン、2-2'ビス[4-(4-アミノフェノキシ)フェニル]フェニル]ビフェニル、2-2'ビス[4-(4-アミノフェノキシ)フェニル]シクロヘキサン、2-2'ビス[4-(4-アミノフェノキシ)フェニル]メチルシクロヘキサン、ビス[4-

*40 -(4-アミノベンゾイルオキシ)安息香酸]プロパン、ビス[4-(4-アミノベンゾイルオキシ)安息香酸]シクロヘキサン、ビス[4-(4-アミノベンゾイルオキシ)安息香酸]メチルシクロヘキサン、ビス[4-(4-アミノメチルベンゾイルオキシ)安息香酸]プロパン、ビス(4-アミノベンゾイルオキシ)プロパン、ビス(4-アミノベンゾイルオキシ)メタン、ビス[2-

50 ビス(4-アミノベンゾイルオキシ)メタン、ビス[2-

-(4-アミノフェノキシ)フェニル]メタン、ビス[2-(4-アミノフェノキシ)-3,5-ジメチルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-3,4,5-トリメチルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-3,5,6-トリメチルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-3,5-ジエチルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-n-プロピルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-イソプロピルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-メチル-3-イソプロピルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-n-ブチルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-イソブチルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-3-メチル-5-ブチルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-シクロヘキシルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-メチル-3-シクロヘキシルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-5-フェニルフェニル]メタン、ビス[2-(4-アミノフェノキシ)-3-メチル-5-フェニルフェニル]メタン、1,1-ビス[2-(4-アミノフェノキシ)-5-メチルフェニル]メタン、1,1-ビス[2-(4-アミノフェノキシ)-5-ジメチルフェニル]エタン、1,1-ビス[2-(4-アミノフェノキシ)-5-メチルフェニル]プロパン、1,1-ビス[2-(4-アミノフェノキシ)-3,5-ジメチルフェニル]プロパン、2,2-ビス[2-(4-アミノフェノキシ)フェニル]プロパン、2,2-ビス[2-(4-アミノフェノキシ)-3,5-ジメチルフェニル]プロパン、1,1-ビス[2-(4-アミノフェノキシ)-5-メチルフェニル]ブタン、2,2-ビス[2-(4-アミノフェノキシ)-3,5-ジメチルフェニル]ブタン、1,1-ビス[2-(4-アミノフェノキシ)-5-メチルフェニル]-3-メチルプロパン、1,1-ビス[2-(4-アミノフェノキシ)-3,5-ジメチルフェニル]シクロヘキサン、1,1-ビス[2-(4-アミノフェノキシ)-5-メチルフェニル]-3-3-5-トリメチルシクロヘキサン等のジアミン、更に、ジアミノシロキサンなどが挙げられるが、これらに限定されるものではない。

【0015】一方、長鎖アルキレン基を有する酸成分の化合物及びその他共重合可能な化合物は、例えば、オクチルコハク酸二無水物、デシルコハク酸二無水物、オクチルマロン酸二無水物、デカメチレンビストリメリート酸二無水物、デカメチレンビストリメリート二無水物、2,2-ビス[4-(3,4-ジカルボキシフェノキシ)フェニル]オクチルテトラカルボン酸二無水

物、2,2-ビス[4-(3,4-ジカルボキシベンゾイルオキシ)フェニル]トリデカンテトラカルボン酸二無水物、2,2-ビス[4-(3,4-ジカルボキシフェノキシ)フェニル]トリデカンテトラカルボン酸二無水物、ステアリン酸、ステアリン酸クロライド、ピロメリット酸二無水物、メチルピロメリット酸二無水物、3,3'、4,4'-ビフェニルテトラカルボン酸二無水物、ジメチレントリメリート酸二無水物、3,3'、4,4'-ビスシクロヘキサンテトラカルボン酸二無水物、3,3'、4,4'-ベンゾフェノンテトラカルボン酸二無水物、3,3'、4,4'-ジフェニルメタンテトラカルボン酸二無水物、3,3'、4,4'-ジフェニルエーテルテトラカルボン酸二無水物、3,3'、4,4'-ジフェニルプロパンテトラカルボン酸二無水物、2,2-ビス[4-(3,4-ジカルボキシフェノキシ)フェニル]プロパンテトラカルボン酸二無水物、2,2-ビス[4-(3,4-ジカルボキシフェノキシ)フェニル]ヘキサフルオロブロパンテトラカルボン酸二無水物、2,2-ビス[4-(3,4-ジカルボキシベンゾイルオキシ)フェニル]プロパンテトラカルボン酸二無水物、シクロヘキサンテトラカルボン酸二無水物、1,2,3,4-シクロブタンテトラカルボン酸二無水物、ビシクロ(2,2,2)オクタ-7-エン-2,3,5,6-テトラカルボン酸二無水物、1,2,3,4-ブタンテトラカルボン酸二無水物などを挙げることができる。

【0016】【実施例3】図4は、本発明による液晶表示装置の他の実施例を示す図で、図1と対応した図となっている。図1と異なる構成は、スペーサ10が形成されたフィルタ基板側において、該スペーサ10の形成領域の下層にブラックマトリックスBMと同一の材料からなる遮光膜15が形成され、この遮光膜15は該スペーサ10を中心にして該スペーサ10よりも広い範囲にわたって形成されている。図1に示した実施例では、スペーサ10に起因する配向膜11の配向乱れは対向電圧信号線4によって遮光できることを説明したが、該配向乱れはどのくらいの範囲にわたって及ぶかは確定できない場合もあることから、画素の開口率に影響がない範囲でスペーサ10の周囲の遮光領域を拡大させ、その効果を確実に図らんとする趣旨である。また、上述した構成とすることによって、該遮光膜15はブラックマトリックスBMの形成時に同時に形成できることから、製造工程の増大をもたらさないという効果を奏する。しかし、必ずしも該遮光膜15をブラックマトリックスBMの材料とする必要のないことはいうまでもない。

【0017】【実施例4】図5は、本発明による液晶表示装置の他の実施例を示す図で、図1に対応した図とな

っている。図1と異なる構成は、前記スペーサ10が、ゲート線2とドレイン線3との交差部に位置づけられ、しかも、該交差部を被うようにして設けられている。このようにしてスペーサ10をゲート線2とドレイン線3との交差部に位置づけるのは、その部分における液晶を排除し、該液晶を電解質とした電気化学反応によるドレイン線3の金属成分溶出を防止せんがためである。すなわち、図6(a)に示すように、絶縁膜INSを介して互いに交差するゲート線2とドレイン線3との交差部の図中b-b線における断面図である同図(b)に示すように、その上面に保護膜PASを形成する場合において、該保護膜PASの形成の際ににおける成長が各信号線の辺の交差する部分(角の部分)において干渉しあい、充分な保護膜PASの形成ができず、この部分に液晶が侵入し前記絶縁膜INS上のドレイン線3と接触してしまうことが往々にしてある。このようになった場合、該ドレイン線3はいわゆる電食によって金属成分溶出を免れ得なくなる。このことから、上記実施例では、ゲート線2とドレイン線3との交差部を被うようにしてスペーサ10を設け、液晶の侵入を回避したものである。しかし、上述した理由から、必ずしも該交差部を完全に被う必要はなく、該ゲート線2とドレイン線3の少なくともそれぞれの辺の交差部を被うようにしてスペーサを設けるようにしてもよいことはいうまでもない。

【0018】〔実施例5〕図7は、本発明による液晶表示装置の他の実施例を示す図で、図5に対応した図となっている。図5と異なる構成は、前記スペーサ10が、薄膜トランジスタTFTの形成領域に位置づけられ、しかも、この薄膜トランジスタTFTを被うようにして設けられている。この場合、スペーサ10は、少なくとも薄膜トランジスタTFTのドレイン電極3Aあるいはソース電極5Aの角の部分を被う目的で該薄膜トランジスタTFTを被うようにしている。すなわち、図8(a)の薄膜トランジスタTFTの平面図の例えればb-b線における断面図である同図(b)に示すように、ドレイン電極3Aの上面に保護膜PASが形成される場合において、該保護膜PASの形成の際ににおける成長がドレイン電極3Aの角の部分において干渉しあい、充分な保護膜PASの形成ができず、この部分に液晶が侵入しドレイン電極3Aと接触してしまうことが往々にしてある。このようになった場合、該ドレイン電極3Aもいわゆる電食によって金属成分溶出を免れ得なくなる。ドレイン電極3Aあるいはソース電極5Aの電食は薄膜トランジスタTFTのチャネル幅を変更させることから、これを回避することは有効となる。なお、薄膜トランジスタTFTを構成する半導体層6も導電層の一つとして考えた場合、ゲート線2との関係で上述した実施例4に示した不都合が生じることもあることから、薄膜トランジスタTFTの形成領域を被うようにしてスペーサ10を設けることは極めて効果的となる。

【0019】〔実施例6〕図9は、本発明による液晶表示装置の他の実施例を示す図で、図5に対応した図となっている。図5と異なる構成は、スペーサ10が対向電圧信号線4とドレイン線3との交差部に位置づけられ、しかも、該交差部を被うようにして形成されている。このように形成された液晶表示装置は、実施例4の場合と同様の理由で、ドレイン線3の電食を防止できるようになる。そして、画素のy方向におけるほぼ中央にスペーサが位置づけられていることから、画素における液晶の層厚(各基板のギャップ)を制御し易いという効果を奏する。

【0020】〔実施例7〕図10は、本発明による液晶表示装置の他の実施例を示す図で、図5に対応した図となっている。図5と異なる構成は、スペーサ10が容量素子Cad dを構成する一方の電極(対向電極5を延在させた電極)を被うようにして形成され、これにより、該スペーサ10は比較的面積の大きなものとして形成されるようになっている。図9に示したと同様に、該電極の液晶による電食を回避できる構成となっている。この場合、該スペーサ10は画素の開口率を全く損なうことなく面積を大きくでき、スペーサ10としての信頼性を向上させることができるようになる。また、画素のy方向におけるほぼ中央にスペーサ10が位置づけられ、該画素における液晶の層厚(各透明基板のギャップ)を制御し易いという効果を奏する。

【0021】〔実施例8〕図11は、本発明による液晶表示装置の他の実施例を示す平面図である。同図(a)は、いわゆる縦電界方式と称される液晶表示装置の各画素のうちの一つの画素を示す平面図、同図(b)は同図(a)のb-b線における断面図である。各画素はマトリックス状に配置されて表示部を構成している。このため、同図に示す画素の構成はその左右及び上下に隣接する画素の構成と同様となっている。この縦電界方式の液晶表示装置は、それに形成されるゲート線2、ドレイン線3、薄膜トランジスタTFTの構成は上述した横電界方式の液晶表示装置のそれとほぼ同様の構成となっている。異なる構成は、薄膜トランジスタTFTのソース電極に接続される画素電極5は例えばITO(Indium-Tin-Oxide)からなる透明電極から構成され、実質的な画素領域となる部分(少なくともブラックマトリックスBMで囲まれる部分)の全域にわたって形成されている。

【0022】一方、この画素電極5に対向する対向電極4Aは、フィルタ基板1Bの側において各画素に共通な電極として(このため共通電極と称される場合がある)例えばITOからなる透明電極から構成されている。液晶の光透過率を制御するのに、該液晶を間にて形成される各電極間5、4Aの基板にはほぼ垂直方向に発生する電界によって行うことから縦電界方式と称される所以である。そして、このような液晶表示装置において、画素電極5のほぼ中央にフィルタ基板1Bの側に形成された

スペーサ10が配置されている。このスペーサ10は、同図に示すように、平坦膜8の表面に形成され、この平坦膜8上に塗布された合成樹脂材をフォトリソグラフィ技術（必要に応じて選択エッチングも施す）によって一部残存させた矩形をなし、その各側面はテープを有して末広がり状となっている。そして、前記平坦膜8の表面に前記スペーサ10をも被って、対向電極4A及び配向膜11が順次積層された構成となっている。このことから、スペーサ10の側面に形成された配向膜11は、TFT基板1Aの側に形成された配向膜7に対して角度を有した状態で形成される。換言すれば、画素領域において、その大部分が基板に垂直な方向に電界が発生するのに対して、該スペーサ10の近傍には、同図11(b)に示すように、該垂直な方向に対して角度を有した電界が発生するようになっている。これにより、いわゆるマルチドメイン効果を備えた液晶表示装置を得ることができるようになる。すなわち、液晶表示パネルの主視角方向に対して視点を斜めに傾けると輝度の逆転現象を引き起こすという視角依存性による不都合を解消できるようになる。そして、このような効果は該スペーサ10を実質的に機能する画素領域（ブラックマトリックスBMで囲まれた領域）内に形成することによって、他の製造工程を増大させることなく達成することができる。なお、上述した実施例では、画素に一つのスペーサを配置させたものであるが、これに限定されることはいうまでもない、例えば同図に対応して描かれた図12に示すように、画素の長手方向に沿って3個配置させるようにしてもよいことはいうまでもない。なお、液晶としては負の誘電率を用いることによって上述した効果を向上させることができる。

【0023】〔実施例9〕図13は、本発明による液晶表示装置の他の実施例を示す平面図で、図11と対応した図となっている。同図において、図11と異なる構成は、スペーサ10が形成された側の基板と反対の基板側に形成された画素電極5は、該スペーサ10と対向する部分において開口5hが形成されるようになっている。この画素電極5の開口5hは、該スペーサ10の頂面を中心に位置づけて該頂面よりも大きな面積を有するもので、これによって、例えそれらの間に配向膜11、7が介在されていようと画素電極5と対向電極4Aとの予期しないショートを未然に防止する構成となっている。このことは、要するに画素電極5がスペーサ10と対向する部分を回避するようにして形成されていればよいことを意味し、従って、回避を行う手段として上述した開口に限定されることはなく、例えば切欠き等であってもよいことはいうまでもない。このような構成は、スペーサ10が複数個配置されていても同様の構成を採用することができる。例えば、図12と対応する図14に示すように、3個の各スペーサに対向する部分の画素電極5にはそれぞれ開口が設けられている。

【0024】〔実施例10〕図15は、本発明による液晶表示装置の他の実施例を示す平面図である。同図は、いわゆるマルチドメインのさらなる効果を狙った構成となっており、画素領域内に形成されるスペーサ10は、画素領域の長手方向に沿って延在された部分と、短手方向に沿って延在された部分とを備えるパターンとなっている。このように構成されたスペーサは、それが一方向に延在された形状を有することによって、マルチドメインの形成される領域が増加することから、その効果を向上させることができる。この場合、同図あるいは図16に示すように、x方向及びy方向に2分割する各領域において対称な形状とすることによって、マルチドメインの形成される領域が画素の全体において均一に分布されることから、表示の品質を向上させることができるようになる。このような趣旨から、必ずしもx方向及びy方向に2分割する各領域において対称な形状とすることはなく、x方向あるいはy方向のうちいずれかの方向に2分割する各領域において対称な形状とするようにしてもよいことはいうまでもない。そして、上述したそれぞれのスペーサは画素領域のほぼ中心部を通るようにして延在部を設けることによって、画素の液晶の層厚を制御し易くなるという効果を奏する。

【0025】〔実施例11〕図17は、本発明による液晶表示装置の他の実施例を示す平面図で、図11と対応した図となっている。図11の場合には、いわゆるマルチドメイン効果を採用する構成となっているものであったが、この実施例の場合は、該ドメインを積極的に遮光するようにした構成となっている。すなわち、スペーサ10が形成されているフィルタ基板1Bにおいて、該スペーサ10の底面の中心とほぼ一致づけられ、しかも、該底面よりも大きな面積を有する遮光膜15が形成されている。そして、この遮光膜15は、ブラックマトリックスBMと同材料からなるとともに、該ブラックマトリックスBMと同時に形成されるようになっている。

【0026】さらに、図18は、スペーサの周囲に発生するドメインをTFT基板1Aの側にも設けた遮光膜17によっても遮光せんとし、信頼性を確保した構成となっている。TFT基板1Aの側に設けた遮光膜17は、この実施例の場合、金属層から形成され、例えばゲート線2と同材料で同時に形成されるようになっている。また、この遮光膜17は、この実施例の場合、スペーサ10の側面からの光を遮光するために環状となっているが、必ずしも、このような形状に限定されることはなく、上述した遮光膜15と同様な形状となっていてよい。上述した趣旨から、スペーサに起因するドメインの遮光膜は、TFT基板1Aの側にのみ設けてもよいことはいうまでもない。

【0027】〔実施例12〕図19は、本発明による液晶表示装置の他の実施例を示した図で、スペーサ10の構成を示した平面図である。なお、この実施例は上述し

た液晶表示装置のスペーサに適用できることはもちろんのこと、他の構成の液晶表示装置のスペーサにも適用できるものである。同図において、スペーサ10は矩形状をなし、その基板側は大きな面積をもつとともに頂面10において小さな面積を有している。すなわち、末広がり状の突起体として構成され、その側面にはテープを備えている。そして、このような構成からなるスペーサ10は切欠き10Cを有し、この切欠き10Cは例えば該スペーサ10の頂面10Aから底面にかけて、該頂面10Aの周辺部を除く中央部から一辺にまで及んでいる。【0028】このようにする理由は以下の通りである。すなわち、スペーサ10は、図20に示すように、その頂面10Aの中央部に凹み10Dが形成される場合がある。該スペーサ10の形成の際ににおける硬化収縮が原因する場合もあるし、スペーサの形成する基板側に予め凹みが形成されていることが原因する場合もあるからである。このような場合に、該スペーサはそれが形成されていない側の基板に当接して配置される際に該凹み10Dに空気が封止され、液晶封入の際に該空気を抜き難い状態となってしまう。このことは、液晶封入の後に、振動あるいは衝撃によって、該空気が液晶中に気泡となって残存し該液晶の比抵抗値を変動させることになる。このため、本実施例では、上述のように、該スペーサ10に積極的に切欠き10Cを設け、図20に示すように、その頂面10Aと当接する他の基板側との間に蓄積され易い空気を積極的に抜こうとしたものである。すなわち、該切欠き10Cは空気抜き手段として機能するとともに、液晶が侵入できる通路として機能することになる。このため、このような空気抜き手段は、必ずしも上述した構成からなる切欠き10Cである必要はなく、例えばスペーサ10の頂面10Aに形成される溝あるいは凹みであってもよく、また、それらは該頂面10Aを横断するようにしてもよい。また、スペーサ10の形状も限定されることはなく、円形状あるいは他の形状であってもよいことはいうまでもない。

【0029】〔実施例13〕図21は、本発明による液晶表示装置の他の実施例を示す構成図で、上述した実施例のように、スペーサ10が圧接される基板との間の空気を抜くことを目的とするものである。本実施例の場合は、スペーサ10に対向する基板側に工夫を施した構成となっている。すなわち、同図に示すように、該基板側に形成された保護膜PASにおいて、該スペーサ10と当接される部分に、該当接部の外側にまで及ぶ溝あるいは凹み15が形成された構成となっている。この場合においても、該溝あるいは凹み15が、スペーサ10の頂面10Aとこの頂面10Aに当接する基板側との間に封止される空気を抜くための手段として機能できることになる。

【0030】〔実施例14〕図22は、本発明による液晶表示装置の他の実施例を示す平面図である。同図にお

いて、各基板1A、1Bの間に液晶を封止するシール材20には液晶封入口21が設けられ、該シール材20に囲まれた領域に存在するスペーサ10、あるいはこのスペーサ10に圧接させる基板側には、上述した実施例に示した空気抜き手段が設けられている。そして、例えば切欠き10Cからなる空気抜き手段の空気が抜ける側を該液晶封入口21に指向させていることにある。このような構成にすることによって、スペーサの基板に対する圧接部に蓄積される空気を前記空気抜き手段を介して効率よく抜くことができるようになる。すなわち、液晶封入口21は、基板間に液晶を封入する入り口であると同時に、該基板間から空気を抜くための出口として機能することから、スペーサ10の部分に蓄積される空気は該スペーサ10を廻り込むことなく直接に液晶封入口に導かれるようになるからである。

【0031】〔実施例15〕図23は、本発明による液晶表示装置の他の実施例を示す図で、スペーサ10を示した構成図である。同図において、スペーサ10は、その頂面側は分割された複数のスペーサ片によって構成されている。換言すれば、該スペーサ10は、分割されたスペーサ群から構成されるようになっている。このように構成されたスペーサ10は、上述の実施例と同様に、空気を抜くための機能を有するとともに、スペーサ10自体に弾力的特性を付加することになる。このことは、基板からの圧力によってスペーサ10には大きな力が加わることを免れないが、該スペーサ10に弾力性を備えさせることによって、その破損を防止することができるようになる。このことから、分割されたスペーサ群は、図24に示すように、スペーサ10の少なくとも頂面側に形成されていてもよいことはいうまでもない。

【0032】〔実施例16〕図25は、本発明による液晶表示装置のうち横電界方式における他の実施例を示す図である。同図は、液晶表示装置の各ゲート線のうちの一つに沿って切断された断面図であり、TFT基板1Aに対向するフィルタ基板1Bの側に固定されたスペーサ10が備えられている。そして、前記スペーサ10は、各基板のギャップを保持するスペーサ（第1スペーサ10Bと称す：図中領域Bに存在する）と、特に、各ゲート線の両端にそれぞれ重畳されて配置されるスペーサ（第2スペーサ10Aと称す：図中領域Aに存在する）からなっている。さらに、フィルタ基板1Bの液晶側の面には、TFT基板1A側の各ゲート線2にそれぞれ重畳するようにしてそれぞれ導電層21が形成されている。この場合、これら各導電層21は、必然的に第2スペーサ10Aを被覆する状態で形成されることになり、この第2スペーサ10Aの個所で対向配置されるゲート線2と電気的な接続がなされるようになる。このことから、ゲート線2は、それ本来の信号線とは別に迂回回路を備えることになり、例えゲート線2に断線が発生したとしても、その断線は該迂回路によって保護される効

果を奏するようになる。そして、上述した実施例は、ゲート線2の保護回路について説明したものであるが、ドレイン線3を保護する場合にもそのまま適用できることはいうまでもない。この場合、図中のゲート線2がドレイン線3に置き換えることとなる。なお、この実施例は、上述した各実施例のうち横電界方式の液晶表示装置の構成において適用してもよいことはいうまでもない。

【0033】〔実施例17〕図26は、本発明による液晶表示装置のうち縦電界方式のものの他の実施例を示す図である。同図は、液晶表示装置の各ゲート線2のうちの一つに沿って切断された断面図であり、TFT基板1Aに対向するフィルタ基板1Bの側に固定されたスペーサ10が備えられている。前記スペーサ10は、各基板のギャップを保持するスペーサ（第1スペーサと称す：図中領域Bに存在する）10Bと、特に、各基板をシールするシール材24の近傍に配置されたスペーサ（第3スペーサと称す：図中領域Aに存在する）10Aからなっている。この第3スペーサ10Aは、その形成時において第1スペーサ10Bと同時に形成されるようになっている。そして、フィルタ基板1Bの液晶側の面には、前記各スペーサをも被って各画素に共通な共通電極（透明電極）22が形成されている。また、前記各スペーサのうち第3スペーサ10Aと当接するTFT基板1A面に、該第3スペーサ10Aを被う共通電極22と電気的に接続される導電層23が形成されている。この導電層23はTFT基板1A上でシール材20を超えて延在され、前記共通電極22に基準信号を供給するための端子に接続されるようになっている。従って、TFT基板1A上の該端子に基準信号を供給した場合に、この基準信号は、第3スペーサ10Aの部分を介してフィルタ基板1B側の共通電極4Aに供給されるようになる。このように構成した液晶表示装置は、共通電極4AをTFT基板1A面に引き出すための導電手段を特に設ける必要がなくなるという効果を奏するようになる。なお、この実施例は、上述した各実施例のうち縦電界方式の液晶表示装置の構成において適用してもよいことはいうまでもない。

【0034】〔実施例18〕上述した各実施例では、TFT基板側にスペーサを固定させたもの、あるいはフィルタ基板側にスペーサを固定させたものを説明した。しかし、薄膜トランジスタの特性劣化を特に防止する必要がある場合には、フィルタ基板側にスペーサを固定せることが好ましい。TFT基板側にスペーサを固定せること、そのスペーサを形成するためのフォトリソグラフィ技術による選択エッチング工程の増加をもたらし、それに用いる薬剤等によって薄膜トランジスタの劣化をもたらすことになるからである。また、TFT基板に対してスペーサを位置的に精度よく配置させる必要がある場合には、TFT基板側にスペーサを固定せざることが

好ましい。フィルタ基板側にスペーサを固定させる場合、そのフィルタ基板をTFT基板に対して対向配置させる際に位置づれが生じて、スペーサをTFT基板に対して位置的に精度よく配置させることができない場合があるからである。

【0035】〔実施例19〕図27は、フィルタ基板1B側に固定して形成されるスペーサ10の詳細を示した断面図である。フィルタ基板1Bの液晶側の面には、ブラックマトリックスBM、カラーフィルタ7が形成され、それらの上面に表面を平坦にするため、熱硬化性の樹脂膜からなる平坦膜8が形成されている。そして、この平坦膜8の所定の個所にスペーサ10が形成されているが、このスペーサ10は、光硬化性の樹脂膜から構成されている。光硬化性の樹脂膜によってスペーサ10を構成することによって、選択エッチングの工程を行う必要がなくなることから、製造工程の低減を図れるようになる。なお、この実施例は、上述した各実施例の構成においてそれぞれ適用してもよいことはいうまでもない。また、必ずしもフィルタ基板1B側に限定する必要はなく、TFT基板1A側に形成する場合にも適用することができる。

【0036】〔実施例20〕図28(a)は、表示部において、各画素の輪郭を画するブラックマトリックスBMに重畳するようにして配置されたスペーサ10を示した図である。このようにして配置されるスペーサ10は表示部全体として均一に配置されているが、互いに隣接されたほぼ同数の画素に対して一つのスペーサ10が配置されるようになっている。表示部におけるスペーサ10の数を減らし、これにともない該スペーサに起因する配向乱れを少なくしている。これにより、光漏れ（特に黒表示の場合）によるコントラストの防止が図れる効果を奏する。

【0037】〔実施例21〕図28(b)は、実施例12と同様に、示部におけるスペーサ10の数を減らしているとともに、その配置が均一でなく、ランダム（均一性なく）になっている点が実施例12と異なっている。人間の視覚の特性として、光漏れの部分が繰り返しパターンで発生している場合それを認識し易いことから、スペーサを均一性なく配置されることによって、その不都合を解消している。

【0038】〔実施例22〕図29は、本発明による液晶表示装置の他の実施例を示す説明図で、図1(a)等に対応した図となっている。同図において、スペーサ10が固定された側の透明基板と対向する他の透明基板との間の該スペーサ10の当接部に接着剤30が介在されている。該スペーサ10の当接部は配向膜同士の接触部であり、これらは同材料であることから固着力が弱いという不都合が生じる。それ故、該接着剤として例えばS-iカッピング剤を用いることにより、各透明基板とのギャップの保持の信頼性を確保することができるよう

になる。

【0039】次に、このような構成からなる液晶表示装置の製造方法の一実施例を図30を用いて説明する。

工程1. 一方の基板にスペーサ10を形成し、そのスペーサ10をも被って配向膜が形成されたものを用意する(同図(a))。

工程2. 接着剤が満たされた容器に、前記基板を近接させ、そのスペーサ10の頂部に該接着剤30の表面を接触させる(同図(b))。

工程3. これにより、スペーサ10の頂部に接着剤30が塗布されるようになる(同図(c))。

工程4. 上記基板を他の基板と対向配置させる(同図(d))。

工程5. 熱処理を加えることにより、接着剤30を硬化させる。これにより、スペーサ10は各基板のそれぞれに固着された状態となる(同図(e))。

【0040】また、上述した構成からなる液晶表示装置の製造方法の他の実施例を図31を用いて説明する。

工程1. 一方の基板にスペーサ10を形成し、そのスペーサ10をも被って配向膜が形成されたものを用意する(同図(a))。

工程2. 接着剤30が満たされた容器でローラ31を備える装置を用意し、該ローラ31の回転によってその表面に付着する接着剤を前記スペーサの頂部に塗布させる(同図(b))。

工程3. これにより、スペーサ10の頂部に接着剤30が塗布されるようになる(同図(c))。

工程4. 上記基板を他の基板と対向配置させる(同図(d))。

工程5. 熱処理を加えることにより、接着剤30を硬化させる。これにより、スペーサ10は各基板のそれぞれに固着された状態となる(同図(e))。なお、この実施例は、上述した各実施例の液晶表示装置の構成において適用してもよいことはいうまでもない。

【0041】[実施例23]図32は、本発明による液晶表示装置の他の実施例を示す説明図である。同図は、スペーサ10が固定された基板に対向する他の基板側に、該スペーサの頂部が嵌め込まれる凹陥部40を備えている。そして、この凹陥部40は例えばTFT基板1Aの側の保護膜PASに形成されており、その表面に対して底面側において面積の大きいわゆる逆テーパ状となっている。このように構成した場合、スペーサ10は、その頂部が該凹陥部40に食い込んで配置され、TFT基板1Aに対して接着された状態と同様になる。

【0042】また、図33は、同様の趣旨で構成された他の実施例であり、前記凹陥部40と同様の機能を有する手段を一対の信号線(配線)42の間の溝で構成したものである。そして、この場合、各信号線の互いに対向する辺部が互いに逆テーパ状となっている。なお、この実施例では、前記凹陥部においてスペーサ10の頂部が

食い込むようにして構成されているが、必ずしも、このような構成に限定されることはなく、例えば比較的ゆとりのある状態でスペーサ10が嵌め込まれるように構成してもよい。このようにした場合、各基板の離間する方向に対してはその移動を規制できない(しかし、この機能はシール材が担当する)が、各基板の水平方向の移動を規制できるようになるからである。また、この場合、スペーサ10と前記凹陥部とで、各基板を対向配置させる際の位置決め手段として用いることもできるようになる。

【0043】

【発明の効果】以上説明したことから明らかなように、本発明による液晶表示装置によれば、表示の品質の向上を図ることができるようになる。

【図面の簡単な説明】

【図1】本発明による液晶表示装置の一実施例を示す構成図であり、その画素の構成を示す図である。

【図2】本発明による液晶表示装置に用いられる配向膜のラビング前の主鎮の配列状態を示した図である。

【図3】本発明による液晶表示装置に用いられる配向膜のラビング後の主鎮の配列状態を示した図である。

【図4】本発明による液晶表示装置の他の実施例を示す構成図であり、その画素の構成を示す図である。

【図5】本発明による液晶表示装置の画素の他の実施例を示す平面図である。

【図6】液晶表示装置の絶縁膜を介して交差する信号線の不都合を示す説明図である。

【図7】本発明による液晶表示装置の画素の他の実施例を示す平面図である。

【図8】液晶表示装置の薄膜トランジスタの不都合を示す説明図である。

【図9】本発明による液晶表示装置の画素の他の実施例を示す平面図である。

【図10】本発明による液晶表示装置の画素の他の実施例を示す平面図である。

【図11】本発明による液晶表示装置の他の実施例を示す構成図であり、その画素の構成を示す図である。

【図12】本発明による液晶表示装置の他の実施例を示す構成図であり、その画素の構成を示す図である。

【図13】本発明による液晶表示装置の他の実施例を示す構成図であり、その画素の構成を示す図である。

【図14】本発明による液晶表示装置の他の実施例を示す構成図であり、その画素の構成を示す図である。

【図15】本発明による液晶表示装置の画素の他の実施例を示す平面図である。

【図16】本発明による液晶表示装置の画素の他の実施例を示す平面図である。

【図17】本発明による液晶表示装置の他の実施例を示す構成図であり、その画素の構成を示す図である。

【図18】本発明による液晶表示装置の他の実施例を示す構成図である。

す構成図であり、その画素の構成を示す図である。

【図19】本発明による液晶表示装置に用いられるスペーサーの一実施例を示す平面図である。

【図20】本発明による液晶表示装置に用いられるスペーサーの効果を示す説明図である。

【図21】本発明による液晶表示装置のスペーサーに関する一実施例を示す平面図である。

【図22】本発明による液晶表示装置のスペーサーと液晶封入口との関係を示した平面図である。

【図23】本発明による液晶表示装置に用いられるスペーサーの一実施例を示す斜視図である。 10

【図24】本発明による液晶表示装置に用いられるスペーサーの一実施例を示す斜視図である。

【図25】本発明による液晶表示装置の他の実施例を示す断面図である。

【図26】本発明による液晶表示装置の他の実施例を示す断面図である。

【図27】本発明による液晶表示装置のスペーサーの他の

実施例を示す断面図である。

【図28】本発明による液晶表示装置の他の実施例を示す断面図である。

【図29】本発明による液晶表示装置のスペーサーの他の実施例を示す断面図である。

【図30】図29に示すスペーサーの製造方法の一実施例を示す工程図である。

【図31】図29に示すスペーサーの製造方法の他の実施例を示す工程図である。

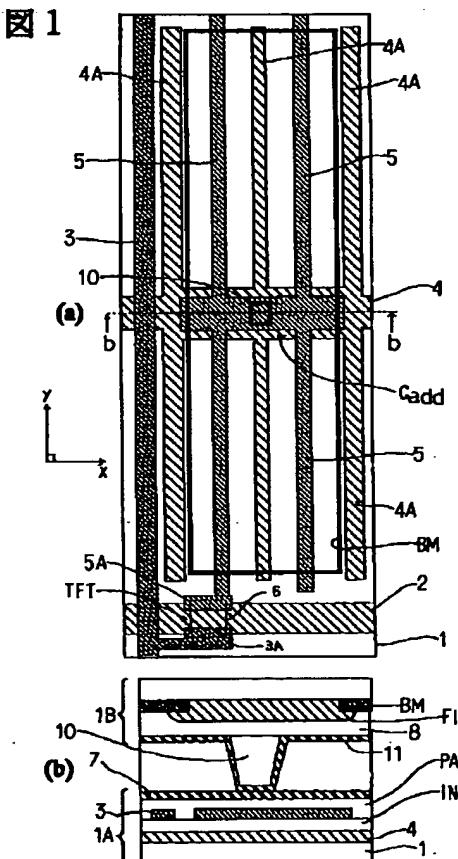
【図32】本発明による液晶表示装置のスペーサーに関する他の実施例を示す断面図である。

【図33】本発明による液晶表示装置のスペーサーに関する他の実施例を示す断面図である。

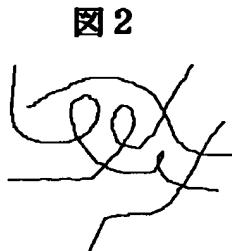
【符号の説明】

2…ゲート線、3…ドレイン線、4A…対向電極、5…画素電極、10…スペーサー、BM…ブラックマトリックス、TFT…薄膜トランジスタ。

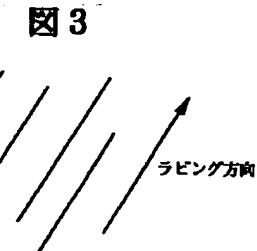
【図1】



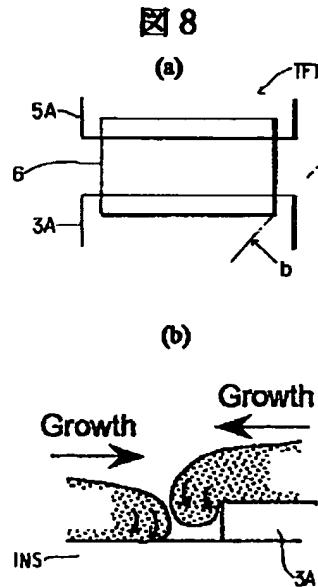
【図2】



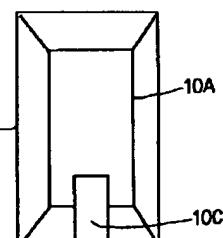
【図3】



【図8】



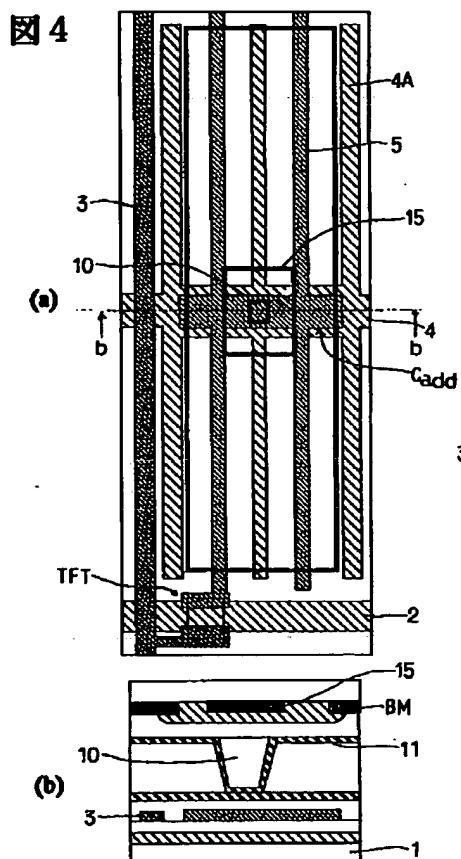
【図19】



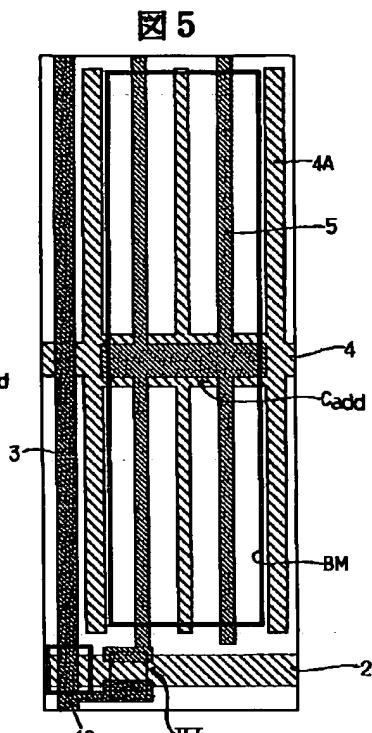
【図8】

【図19】

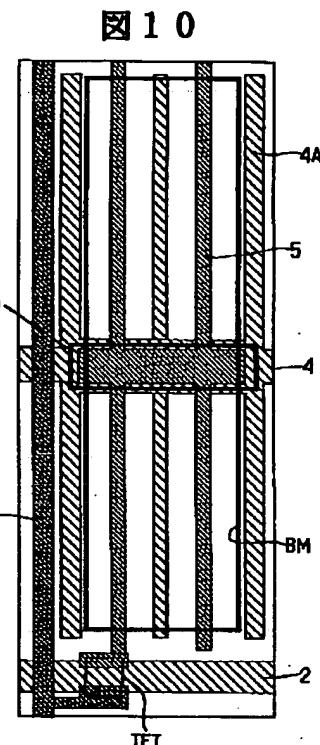
【図4】



【図5】



【図10】

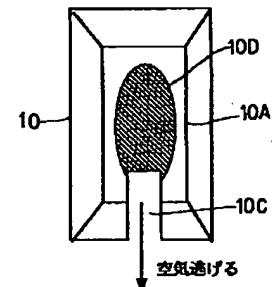


【図6】

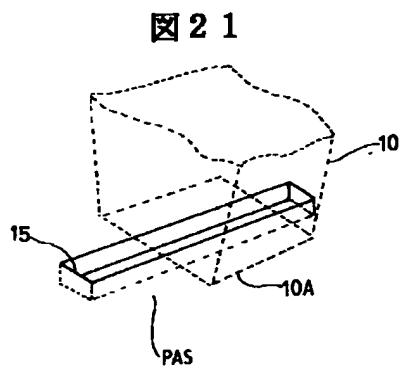
【図20】



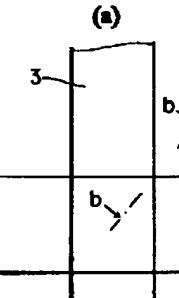
【図20】



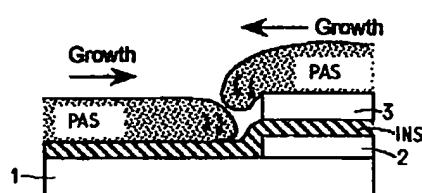
【図21】



【図21】

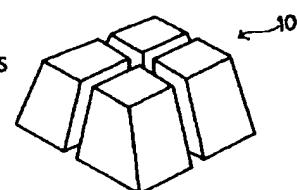


(b)



【図23】

【図23】



【図7】

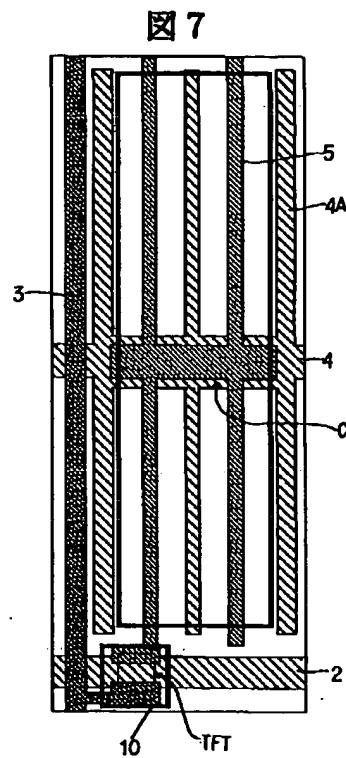


図7

【図9】

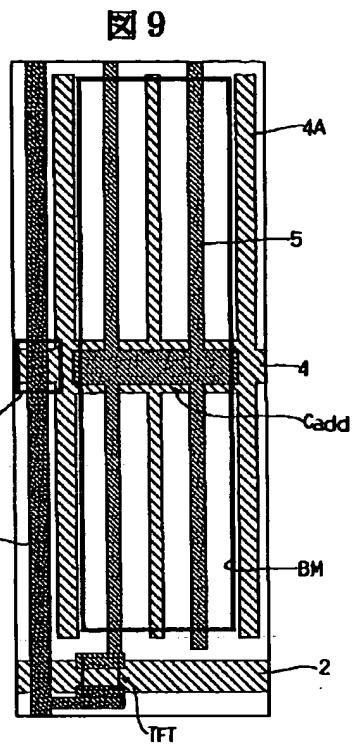


図9

【図24】

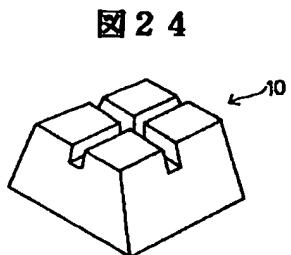


図24

【図15】

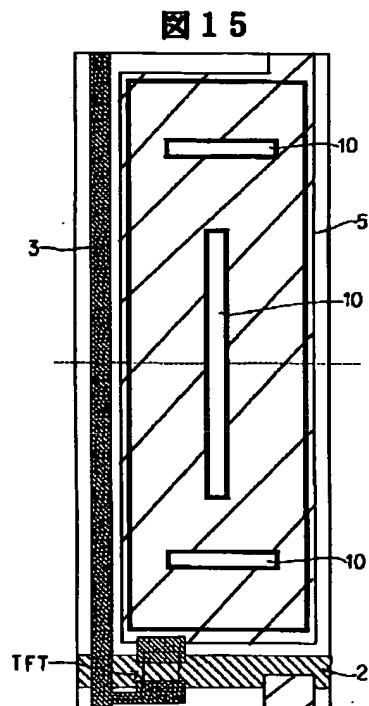


図15

【図16】

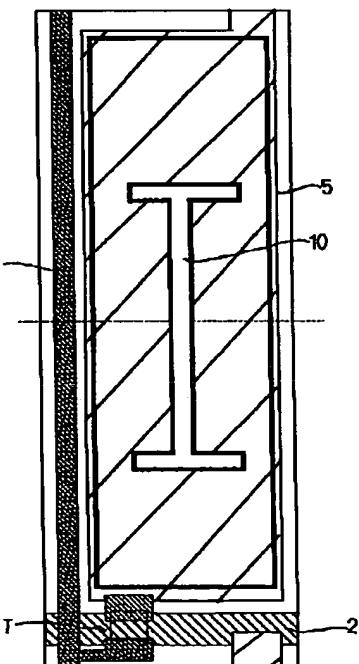
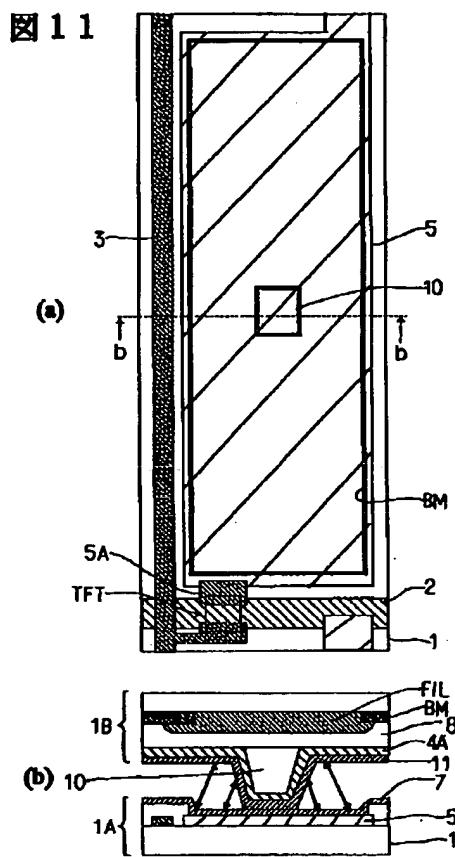
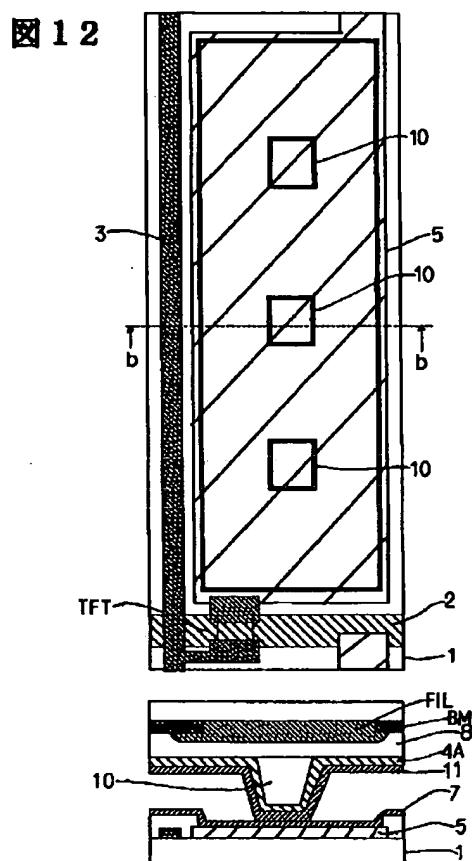


図16

【図11】

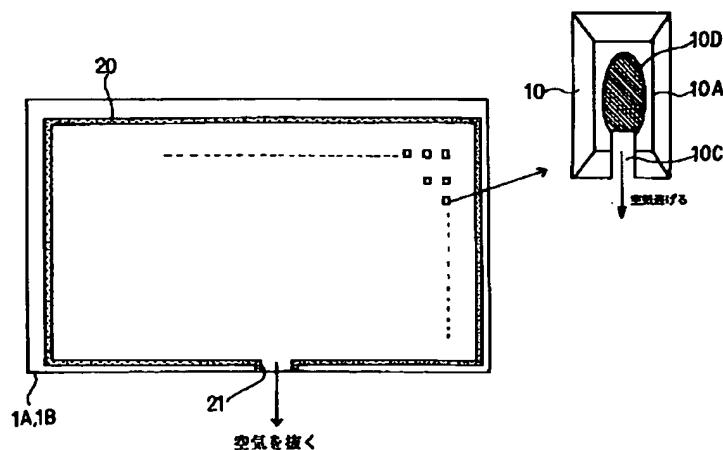


【図12】



【図22】

図22



【図13】

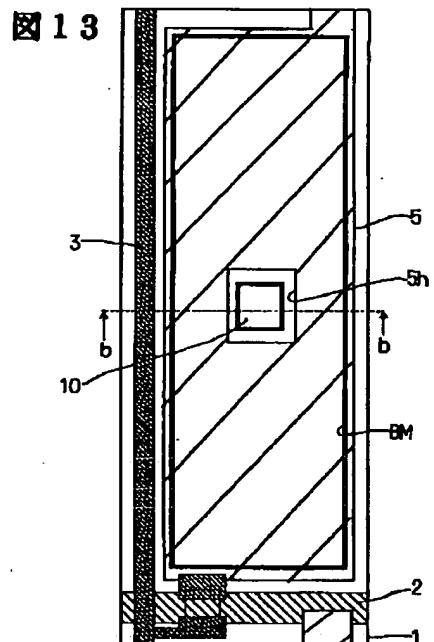
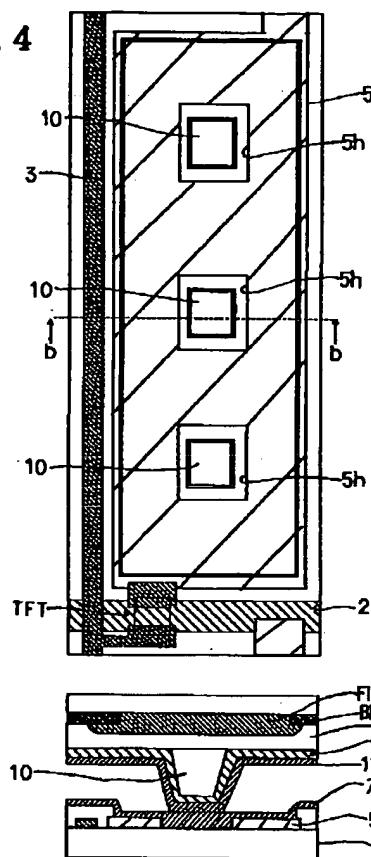
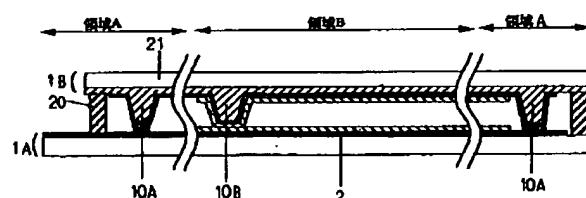


図14



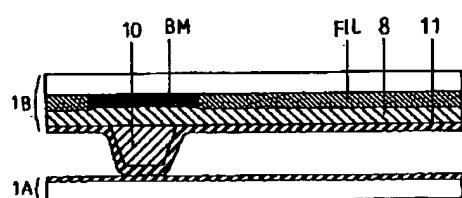
【図25】

図25



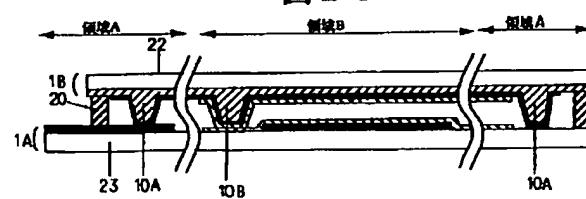
【図27】

図27



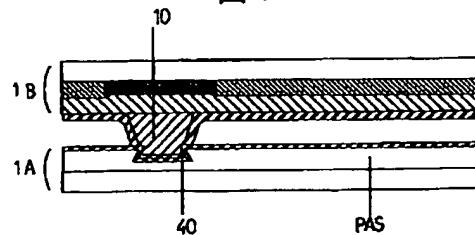
【図26】

図26



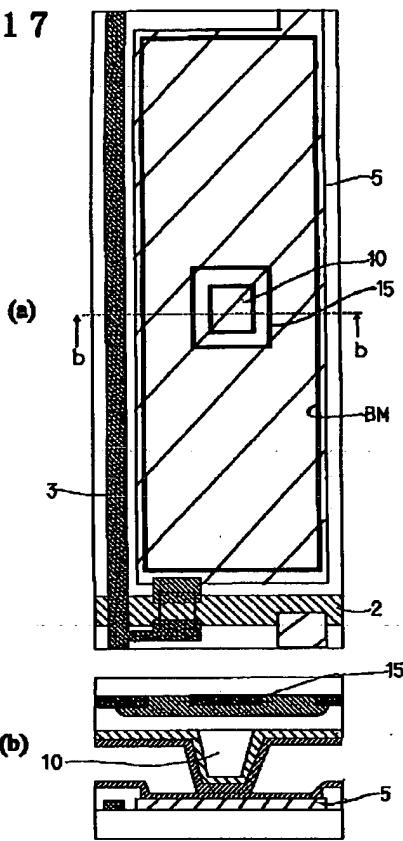
【図32】

図32



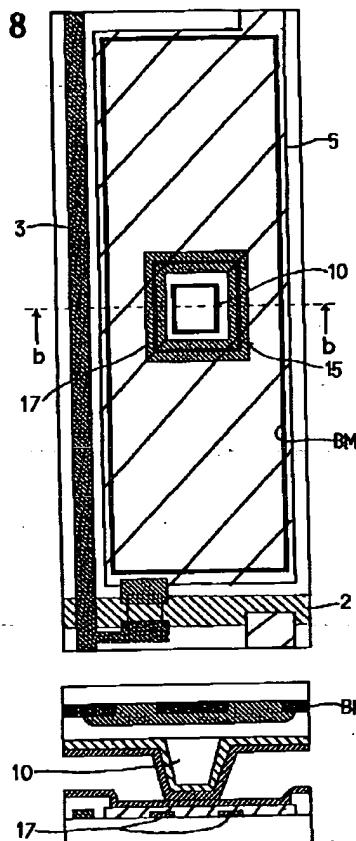
【図17】

図17



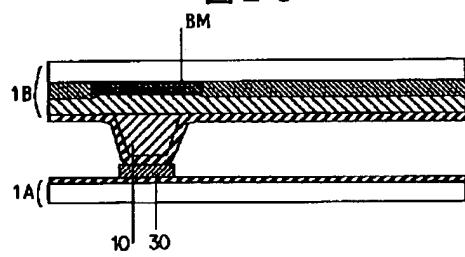
【図18】

図18



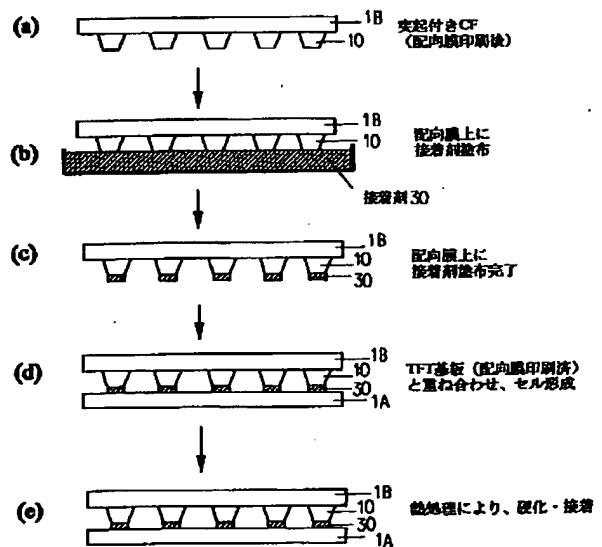
【図29】

図29



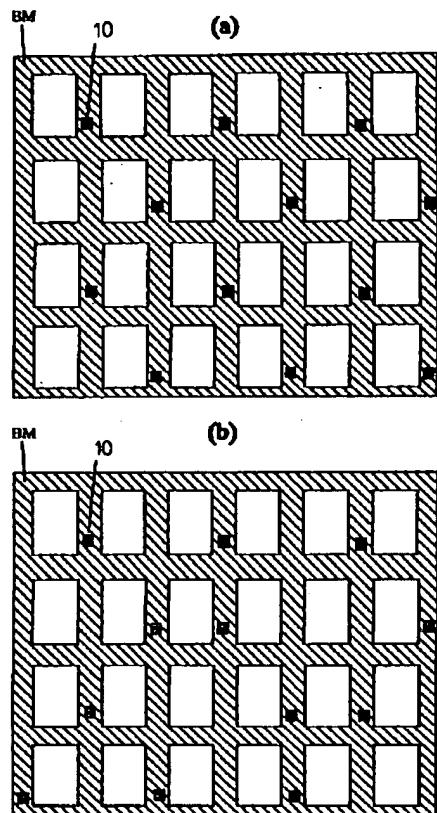
【図30】

図30



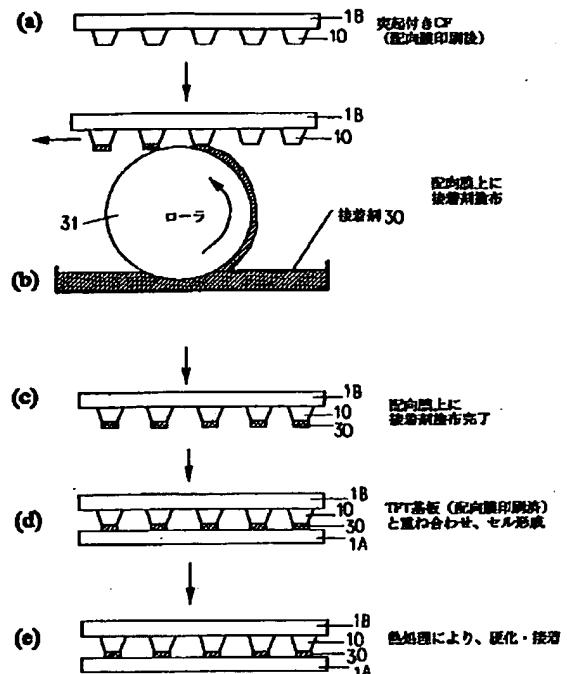
【図28】

図28



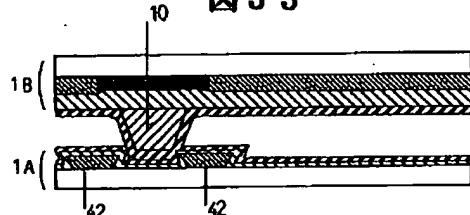
【図31】

図31



【図33】

図33



フロントページの続き

(72)発明者 石井 正宏

千葉県茂原市早野3300番地 株式会社日立
製作所ディスプレイグループ内

(72)発明者 引場 正行

千葉県茂原市早野3300番地 株式会社日立
製作所ディスプレイグループ内

F ターム(参考) 2H089 LA02 LA06 LA09 LA10 LA11
LA12 LA16 LA20 MA03X
MA07X NA01 NA14 PA03
PA08 QA15 TA02 TA07 TA09
TA13
2H090 HB08Y LA02 LA04 MA02
MB01
2H091 FA34Y FA35Y FD04 GA06
GA08 GA11 GA13 LA16 LA30
2H092 GA13 GA14 GA20 JA24 JA26
JA28 JA34 JA41 JB23 JB38
JB52 JB56 JB58 JB64 KA05
KB25 NA04 PA03 PA06